

Index

- ∨, 47
- ∧, 47
- 4004 (microprocesseur *Intel*), 180
- 6502 (microprocesseur *MOS Technology*), 189
- 8008 (microprocesseur *Intel*), 181
- 8080 (microprocesseur *Intel*), 181
- 8085 (microprocesseur), 211
- 8086 (microprocesseur *Intel*), 205
- 8088 (microprocesseur *Intel*), 200, 205

- abaque, 13
 - de Salamis, 14
- ABC (*Atanasoff–Berry Computer*), 15, 85, 123
- ABEL, Niels (1802–1829), 17
- accumulateur, 126
 - registre, 198, 202
- ACE (*Automatic Computing Engine*), 160
- adder, 52
 - full, 54
- addition
 - immédiate, 252
- additionneur
 - binaire, 52
 - parallèle, 55
 - complet, 54
 - étage, 53
- adressage
 - absolu, 237
 - de registre, 239
 - direct, 237, 343
 - étendu, 237
 - immédiat, 219, 343
 - implicite, 239
 - indexé, 368
 - indirect, 343
 - par registre, 343
 - registre, 343
- adresse, 126
 - d'instruction, 10
 - d'octet, 212
 - d'une chaîne de caractères, 342
 - de périphérique, 242
 - de retour, 306
 - du sommet de la pile, 312
 - effective, 238, 368
- AFNOR (*Association Française de NORmalisation*), 33
- AHL, David (né en 1939), 184
- AI (*Alphabet International*), 41
- AIKEN, Howard (1900–1973), 15
- algèbre de Boole, 46
- alphabet
 - ASCII, 32
 - CCITT 5, 33
- Altair 8800*, 188
- ALU (*Arithmetical and Logical Unit*), 121
- AMDAHL, Gene (né en 1922), 166
- analogique
 - calculateur, 28
- analyseur différentiel, 56, 82
- appel
 - inter-segmentaire, 307
 - intra-segmentaire, 307
- Apple Computer Company*, 190
- Apple I*, 189
- Apple II*, 190
- architecture
 - à trois bus, 172
 - d'un ordinateur, 169
 - primaire
 - d'un ordinateur, 170
- arithmétique
 - modulaire, 248
- arithmetic unit*, 9
- ASCII (*American Standard Code for Information Interchange*), 32, 43
- ASM (*ASseMbler*), 399
- assemblage, 229
- assembleur, 373
- assembleur, 397
- asynchrone, 170
- ATANASOFF, John (1903–1995), 15, 84

- axiome du choix
 - et calculabilité, 17
- BABBAGE, Charles (1791–1871), 15
- bande magnétique, 166
- barette de mémoire, 103
- bascule, 130
- base
 - de numération, 31
- BAUDOT, Émile (1845–1903), 41
- BCD (*Binary Coded Decimal*), 301
- BELL, Graham (1847–1922), 117
- BEMER, Robert William (1920–2004), 43
- BERRY, Clifford (1918–1963), 15, 85
- bibliothèque
 - de programmes, 442
- big endian*, 235
- BINAC (*BINary Automatic Computer*), 107, 162
- binaire
 - fonction, 4
 - variable, 46
- bistable, 100
 - J.K., 129
 - R.S., 100
- bit
 - de direction, 381
 - de signe, 294, 382
- bit (*Binary digiT*), 28
- BIU (*Bus Interface Unit*), 203
- BIZMAC, 167
- booléenne
 - fonction, 46
 - variable, 46
- BOOLE, George (1815–1864), 46
- BOREL, Émile (1871–1956), 17
- borrow*, 260
- boulier, 14
- branchement, 9
- broche
 - d'un circuit intégré, 201
 - d'un microprocesseur, 170
 - INTR (*INTeRrupt*), 334
 - NMI (*NonMaskable Interrupt*), 334
- bruit, 77
- Bull*, 167
- BURKS, Arthur (1915–2008), 135
- bus, 118, 172
 - d'extension, 174
 - de contrôle, 172, 202
 - des adresses, 172, 201
 - des données, 118, 172, 202
 - largeur, 118
 - système, 174
- BUSH, Vannevar (1890–1974), 56, 82
- byte*, 30
- byte ptr (préfixe), 343
- CAB (*Calculatrice Arithmétique Binaire*), 167
- calculateur
 - analogique, 28
 - généraliste, 15
 - numérique, 28
- calculatrice, 14
 - électronique, 178
 - de poche, 179
- calcuette, 7, 179
- caractère
 - jeu de, 42
 - semi-graphique, 343
- carry*, 55
- carte
 - mère, 174
- CAUCHY, Augustin (1789–1857), 17
- CCITT (*Comité Consultatif International des Télégraphes et Téléphones*), 43
- central
 - téléphonique, 117
- cerveau
 - électronique, 96
- champ
 - d'instruction machine, 374
- CHAPPE, Claude (1763–1805), 38
- chargeur, 401
- chiffre, 31
- chip*, 75
- CHURCH, Alonzo (1903–1985), 11, 20
 - thèse, 11
- CI (Circuit Intégré), 75
- circuit
 - asynchrone, 170
 - combinatoire, 48
 - de commutation, 50, 62
 - DTL (*Diode Transistor Logic*), 74
 - électronique, 47
 - intégré, 75
 - RTL (*Resistor Transistor Logic*), 76
 - TTL (*Transistor Transistor Logic*), 76
 - synchrone, 171
 - TRL (*Transistor Resistor Logic*), 72
- clavier

- MF II, 244
- codage, 29
 - de l'information, 27
 - des instructions, 126
- code, 29
 - ASCII, 33
 - Baudot, 41
 - CCITT, 43
 - de caractère, 342
 - EBCDIC, 43
 - Morse, 40
 - opération, 126, 218, 374
 - télégraphique, 41
- coder*, 160
- codeur, 160
- COLMAR, Thomas de (1785–1870), 15
- compatibilité
 - politique, 166
- complément
 - à deux, 295
 - à r, 295
 - à un, 294
- complémentation, 46
- composant
 - discret, 72
- compteur
 - d'impulsion, 131
 - de programme, 131
 - ordinal, 198
- conjonction, 47
- constructeur
 - d'instructions, 8
 - d'opération, 7
- contrôleur
 - de périphérique, 242
- coupleur, 180
- crayon optique, 165
- CUBA (*Calculateur Universel Binaire pour l'Ar-*
mement), 167
- cycle machine, 29, 173

- Darius, vase de, 14
- DAT (*Digital AudioTape*), 175
- DCB (*Décimal Codé Binaire*), 124, 301
 - compacté, 301
 - étendu, 301
 - normal, 301
- débordement, 55
- debug, 214
 - commande
 - A (*Assemble*), 229
 - D (*Dump*), 214
 - E (*Enter*), 215
 - L (*Load*), 227
 - N (*Name*), 226
 - P, 337
 - Q, 214
 - R (*Register*), 224
 - U (*Unassemble*), 228
 - W (*Write*), 226
- DEC (*Digital Equipment Corporation*), 183
- décalage, 212, 325
 - arithmétique, 325
 - logique, 325
- décimal codé binaire, 301
- décodage, 29
 - d'instruction, 127
- décrémentation, 8, 250
- demi-additionneur, 52
- demi-octet, 30
- DÉMOSTHÈNE, 13
- démultiplexeur, 127
- dépassement de capacité, 55
- dépiler, 312
- déplacement, 368
- désassembler, 228
- désassembler, 373
- digit*, 31
- digital*, 28
- DIL (*Dual In Line*), 76
- diode, 65
 - matrice de, 127
 - semi-conductrice, 73
- directive
 - .code, 408
 - .data, 408
 - .model, 407
 - .stack, 408
 - ASSUME, 403
 - AT, 403
 - BYTE, 417
 - COMMON, 403
 - DB, 417
 - DD, 417
 - DQ, 417
 - DT, 417
 - DUP (*DUPLICATE*), 418
 - DW, 417
 - DWORD, 417
 - END, 405

- ENDP, 409
- ENDS, 403
- EQU (*EQUate*), 419
- FAR, 409
- NEAR, 409
- NONE, 403
- OFFSET, 418
- ORG (*ORiGin*), 418
- PAGE, 411
- PARA, 403
- PROC, 409
- PUBLIC, 403
- QWORD, 417
- SEGMENT, 403
- STACK, 403
- TEXTEQU, 419
- TITLE, 412
- TWORD, 417
- WORD, 417
- directive d'assemblage, 401
- disjonction, 47
- displacement*, 368
- display*, 125, 178
- données, 4
- DTL (*Diode Transistor Logic*)
 - circuit, 74
- DUMMER, G. W. A., 87
- duplex, 41

- EBCDIC (*Extended Binary Coded Decimal Interchange Code*)
 - code, 43
- ECCLES, William Henry (1875–1966), 109
- ECKERT, John Pres (1919–1995), 92, 110
 - synchronisation, 177
- EDISON, Thomas (1847–1931), 83
- EDSAC (*Electronic Delay Storage Automatic Calculator*), 15, 143, 161
- EDVAC (*Electronic Discrete Variable Computer*), 15, 106, 139
- empiler, 312
- emprunt, 260
- encode*, 29
- ENIAC (*Electronic Numerical Integrator and Computer*), 15, 93
 - programmation, 135
 - pupitre de commande, 123
- entrée-sortie, 198
- état
 - métastable, 100
- étiquette, 9, 285
- exception, 333
- Execution Unit*, 203

- FAGGIN, Federico (né en 1941), 180
- Fairchild Semiconductor*, 88
- famille logique, 76
 - compatible, 76
- fan-out*, 78
- Ferranti*, 164
- fiabilité, 29
- fiche, 174
- fichier
 - .com, 227
 - binaire, 398
- firmware*, 243
- flag*, 202, 254
- flip-flop*, 100
- fonction
 - binaire, 4
 - booléenne, 46
 - calculable, 11
 - d'une interruption, 336
 - logique, 46
 - mathématique, 4
 - réursive, 11
 - unaire, 4
- FORRESTER, Jay Wright (né en 1918), 107, 163

- GÖDEL, Kurt (1906–1978), 19
- galette semi-conductrice, 88
- GALOIS, Évariste (1811–1832), 17
- Gamma ET (*Gamma Extension Tambour*), 167
- gas (*GNU ASsembler*), 399
- gate*, 52, 62
- GERNELLE, François (né en 1944), 185
- GOLDSTINE, Adele (1920–1964), 90
- GOLDSTINE, Herman (1913–2004), 92
- GORDAN, Paul (1837–1912), 16
- grandboutien, 235

- hardware*, vi
- HENRY, Joseph (1797–1878), 81
- HERBRAND, Jacques (1908–1931), 19
- HÉRODOTE, 13
- HÉRON d'Alexandrie, 136
- HILBERT, David (1862–1943), 16, 18
- HOERNI, Jean (1924–1997), 88
- HOFF, Marcian E. (né en 1937), 179
- HOPPER, Grace (1906–1992), 229

- horloge, 130, 171
- i4004, 301
- i8085 (microprocesseur), 211
- IAS (*Institute of Advanced Study*), 140
- IBM (*International Business Machine*), 15
- IBM 601, 134
- IBM 650, 166
- IBM 701, 140, 166
- IBM 702, 166
- IBM 704, 166
- IBM 705, 108, 166
- IBM 7070, 166
- IBM 7080, 166
- IBM 709, 166
- IC (*Integrated Circuit*), 75
- ILLIAC (*ILLInois Automatic Computer*), 140
- impulsion
 - de transfert, 116
- Im sai 8080*, 188
- incrémentation, 8, 248
- index
 - de destination, 202
 - de source, 202
- indicateur
 - CF (*Carry Flag*), 255
 - OF (*Overflow Flag*), 255
 - AF (*Auxiliary Flag*), 255
 - auxiliaire AF, 255
 - d'interruption IF, 255
 - de contrôle, 254
 - de dépassement OF, 255
 - de direction DF, 255
 - de parité PF, 255
 - de pas-à-pas TF, 255
 - de retenue CF, 255
 - de signe SF, 255
 - de statut, 254
 - de zéro ZF, 255
 - DF (*Direction Flag*), 255
 - IF (*Interruption Flag*), 255
 - levé, 254
 - PF (*Parity Flag*), 255
 - SF (*Sign Flag*), 255
 - TF (*Trap Flag*), 255
 - ZF (*Zero Flag*), 255
- information, 28
- instruction, 7
 - ADC (*ADdition with Carry*), 255
 - ADD (*ADDITION*), 252
 - AND, 322
 - arithmétique, 8
 - CALL, 307
 - CLC (*CLear Carry*), 331
 - CLD (*CLear Direction flag*), 365
 - CLI (*Clear Interrupt Flag*), 339
 - CMC (*CoMPlement Carry*), 331
 - CMP (*CoMPare*), 290
 - CMPS (*CoMPare Strings*), 359
 - constructeur d', 8
 - d'arrêt, 8
 - DAA (*Decimal Adjust after Addition*), 302
 - DAS (*Decimal Adjust after Substraction*), 303
 - de branchement, 9
 - de calcul, 199, 247
 - de contrôle, 247
 - de manipulation des bits, 321
 - de négation, 296
 - de rotation, 327
 - de saut, 283
 - de transfert, 8, 199
 - DEC (*DECrementation*), 250
 - DIV (*DIVision*), 265
 - HALT, 370
 - IDIV (*Integer DIVision*), 300
 - IMUL (*Integer MULtiply*), 299
 - IN (*INput*), 243
 - INC (*INCrementation*), 248
 - INT (*INTerrupt*), 334
 - IRET (*Interrupt RETurn*), 335
 - JMP (*JuMP*), 284
 - LODS (*LOaD a String*), 354
 - logique, 322
 - LOOP, 357
 - LOOPE, 357
 - LOOPNE, 357
 - LOOPNZ, 357
 - LOOPZ, 357
 - MOV (*MOVE*), 218
 - MOVS (*MOVE a String*), 347
 - MUL (*MULtiply*), 263
 - NEG (*NEGation*), 296
 - NOP (*No OPeration*), 369
 - NOT, 322
 - OR, 322
 - OUT (*OUTput*), 243
 - POP, 313
 - POPF, 314
 - primitive, 8

- PUSH, 313
 PUSHF, 313
 RCL (*Rotate with Carry Left*), 329
 RCR (*Rotate with Carry Right*), 329
 RDM (*Read Memory*), 390
 REP (*REPete*), 349
 REPE (*REPetition if Equal*), 360
 REPNE (*REPetition if No Equal*), 360
 REPNZ (*REPetition if No Zero*), 360
 REPZ (*REPetition if Zero*), 360
 RET (*RETurn*), 222, 307
 ROL (*ROtate Left*), 328
 ROR (*ROtate Right*), 328
 RST, 391
 SAL (*Shift Arithmetic Left*), 325
 SAR (*Shift Arithmetic Right*), 326
 SBB (*SuBstrction with Borrow*), 261
 SCAS (*SCAn a String*), 362
 SHL (*SHift Left*), 325
 SHRL (*SHift Right*), 326
 SRC (*SeaRCh*), 390
 STC (*SeT Carry*), 331
 STD (*SeT Direction flag*), 365
 STI (*SeT Interrupt flag*), 339
 STOS (*STOre a String*), 351
 SUB (*SUBstraction*), 258
 WRM (*WRite Memory*), 390
 XCHG (*eXCHanGe*), 369
 XLAT (*tranSLATe*), 370
 XOR (*Exclusive OR*), 322
integrated circuit, 75
Intel (INTegrated ELEctronics), 112, 200, 205
interface
 d'un module, 437
 entre familles logiques, 76
interrupt, 333
 handler, 333
 service routine, 333
 vector table, 335
interruption, 333
 externe, 334
 fonction, 336
 numéro, 336
 interne, 333
 logicielle, 333
inverseur, 50, 63
inversion, 46
ISR (Interrupt Service Routine), 333
jeu de caractères, 42
 JOBS, Steven Paul (1955–2011), 189
 JOHNIAC (ordinateur), 140
 JORDAN, Frank Wilfred (1882–? ?), 109
 KELVIN, William THOMSON, lord (1824–1907), 15
 KEMENY, John (1926–1992), 182
 KILBURN, Tom (1921–2001), 268
 KILBY, Jack (1923–2005), 88
 KLEENE, Stephen Cole (1909–1994), 20
langage
 d'assemblage, 397
 machine, 126
 symbolique, 126, 218
largeur
 d'un bus, 118
 LEHOVEC, Kurt (né en 1918), 88
 LEIBNIZ, Gottfried Wilhelm (1646–1716), 15, 16
lieur, 398
 LINDEMANN, Ferdinand von (1852–1939), 18
link library, 442
linker, 398
 LIPSCHITZ, Rudolph (1832–1903), 17
listing, 410
little endian, 235
loader, 401
logic family, 76
logiciel, vi
logique
 fonction, 46
 négative, 28
 positive, 28
 variable, 46
longueur
 d'une chaîne de caractères, 342
LSB (Least Significant Byte), 235
mémoire
 électronique, 102
machine
 dédiée, 15
 de Turing, 12
 universelle, 15
machine analytique, 15
Machine I, 59
main memory, 198
MANIAC (Mathematical Analyser, Numerator, Integrator, And Computer), 140
Mark 1

- de Manchester, 160
- Mark I*, 15
- MASM (*Microsoft ASseMbler*), 399
- masquage, 324
 - multiple, 324
 - simple, 324
- masque, 324
- matériel, vi
- MATHIASSEVICH, Yuri (né en 1947), 18
- matrice
 - de diodes, 127
- MAUCHLY, John (1907–1980), 91
- mémoire, 102
 - centrale, 174, 198
 - d'archive, 174
 - de masse, 174, 198
 - plate, 212
 - primaire, 174, 199
 - principale, 174
 - RAM, 175
 - ROM, 175
 - secondaire, 174, 199
 - segmentée, 212, 402
 - vive, 174, 198
 - volatile, 175
- memory map*, 176
- Micral*, 185
- micro-ordinateur
 - origine du nom, 187
- microcomputer*, 187
- microprocesseur, 170
- microprocessor*, 170
- Model I*, 15
- modèle
 - matériel
 - d'un microprocesseur, 170
- module, 437
- MORSE, Samuel (1791–1872), 40, 82
- MORSE, Stephen (né en 1940), 205
- mot, 30, 212, 219
- motherboard*, 174
- mov (instruction)
 - byte ptr, 221
 - word ptr, 221
- MS-DOS (*MicroSoft Disk Operating System*), 197
- MSB (*Most Significant Byte*), 235
- multiplexeur, 127
- MURRAY, Donald (1866–1945), 42
- NASM (*Net ASseMbler*), 399
- NDRC (*National Defense Research Committee*), 82
- négation, 46, 296
- NEUWMAN, Max (1897–1984), 160
- NEWTON, Isaac (1643–1727), 16
- nibble*, 30, 301
- noise*, 77
- NORC (*Naval Ordnance Research Calculator*), 166
- NOYCE, Robert (1927–1990), 88
- NSA (*National Science Foundation*), 83
- numération, 31
 - binaire, 31
 - décimale, 31
- numéro
 - de fonction d'une interruption, 336
- octet, 30
 - d'opcode, 381
 - de mode, 381
- offset*, 212
- OLSEN, Kenneth O. (1926–2011), 183
- opcode, 218
 - court, 376
 - long, 376
- opcode*, 126
- opération, 4
 - calculable, 11
 - code, 218
 - constructeur d', 7
 - primitive, 7
- ordinateur, v, 15
 - analogique, 28
 - architecture, 169
 - biologique, vi
 - conception, v
 - électro-mécanique, vi
 - électronique, vi
 - mécanique, vi
 - optique, vi
 - personnel, 182
 - pneumatique, vi
 - utilisation, v
- OSRD (*Office of Scientific Research and Development*), 82
- overflow*, 55
- override prefix*, 239
- paragraph boundary*, 402

- paragraphe
 - de mémoire, 402
- PASCAL, Blaise (1623–1662), 15
- PC (*Program Counter*), 131
- PC (*Personal Computer*), 192
- PDP-1 (*Programmed Data Processor*), 183
- PEANO, Guiseppe (1858–1932), 17
- perforée
 - carte, 136
- périphérique
 - indépendant, 242
 - mappé en mémoire, 242
- Pet (Personal Electronic Transactor)*, 191
- petitboutien, 235
- phase
 - stabilisée, 47
 - transitoire, 47
- pile, 311
- pointeur
 - d’instruction, 10
 - de base, 202
 - de pile, 202
- pop*, 312
- port
 - de périphérique, 242
- porte, 62
 - logique, 52
- POST, Emil (1897–1954), 20
- préfixe, 343
 - byte ptr, 343
 - de changement de segment, 239
 - word ptr, 343
- produit logique, 47
- programmation
 - modulaire, 305, 437
- programme, 8
 - objet, 397
 - qui boucle, 10
 - simple, 128
 - source, 397
- puce
 - électronique, 75
- pupitre
 - de commande, 120
- push*, 312
- quartet, 30, 301
- RAM (*Random Access Memory*), 175
 - dynamique, 112
 - statique, 111, 112
- register*, 198
- registre, 5
 - A (*Accumulator*), 202
 - à incrémentation, 131
 - AH, 202
 - AL, 202
 - AX, 202
 - B (*Base*), 202
 - BP (*Base Pointer*), 202
 - C (*Counter*), 202
 - caché, 198
 - CS (*Code Segment*), 203
 - D (*Data*), 202
 - d’entrée, 5
 - d’instruction, 10, 127
 - de données, 202
 - de périphérique, 242
 - de pile SP, 313
 - de sortie, 5
 - de travail, 8
 - des indicateurs, 202
 - DI (*Destination Index*), 202
 - DS (*Data Segment*), 203
 - ES (*Extra Segment*), 203
 - interne, 198
 - IP (*Instruction Pointer*), 202
 - SI (*Source Index*), 202
 - SP (*Stack Pointer*), 202
 - SS (*Stack Segment*), 203
- relais, 49
- relay*, 49
- repos
 - d’un bistable, 100
- résultat, 4
- ROM
 - caractère, 343
 - ROM (*Read Only Memory*), 102
 - ROM (*Read Only Memory*), 175
- ROSSER, John Barkley (1907–1989), 20
- routine, 333
 - de service, 333
- RTL (*Resistor Transistor Logic*)
 - circuit intégré, 76
- RUFFINI, Paolo (1765–1822), 17
- rupture de séquence, 9
- S1 (calculateur de ZUSE), 137
- S2 (calculateur de ZUSE), 137

- SAGE (*Semi-Automatic Ground Environment*), 164, 165
- saut
- absolu, 284
 - conditionnel, 283
 - relatif, 286
 - court, 284
 - direct, 284
 - extrasegmentaire, 284
 - inconditionnel, 283
 - absolu, 284
 - indirect, 284
 - intra-segmentaire, 284
 - long, 284
 - relatif, 284
- SCHICKARD, Wilhem (1592–1635), 15
- SCHREYER, Helmut (1912–1984), 84
- film perforé, 136
 - utilisation des relais, 136
- segment
- de mémoire, 212
 - logique, 402
 - physique, 402
- segmentation
- de la mémoire, 402
- semi-adder*, 52
- séquence, 8, 283
- série 360, 43
- SHANNON, Claude Elwood (1916–2001), 45, 56
- short code* (langage de programmation), 229
- signal
- d'échantillonnage, 119
 - d'horloge, 172
 - de fin d'opération, 5
 - de synchronisation, 172
- Silicon Valley*, 88
- slot*, 174
- software*, vi
- somme logique, 47
- sommet
- de la pile, 312
- sortance, 78
- sous-programme, 305
- SP (*Stack Pointer*), 313
- stack*, 311
- STIBITZ, George (1910–1995), 15, 57
- emploi de l'électricité, 34
 - numération binaire, 34
 - trancodage décimal–binaire, 124
- STIEFEL, Edouard (1908–1978), 138
- string*, 342
- structure
- de contrôle, 8
- synchrone, 171
- système informatique, vi, 204
- system board*, 174
- table, 368
- de transition, 129
 - de vérité, 46
- tableau
- des vecteurs d'interruption, 335
- tambour, 166
- TARSKI, Alfred (1901–1983), 19
- télégraphe, 37
- temps
- d'accès, 176
 - de commutation, 78
 - partagé, 182
 - réel, 164
- terminal, 182
- Texas Instrument*
- calculatrice, 179
- thèse de Church, 11, 20
- top
- d'horloge, 131
- top*, 312
- transistor, 70
- transitoire
- phase, 47
- trigger*, 109
- triode, 67
- TRL (*Transistor Resistor Logic*)
- circuit, 72
- TTL (*Transistor Transistor Logic*)
- circuit intégré, 76
- TURING, Alan (1912–1954), 12, 20
- ACE, 160
 - Colossus*, 160
 - premier langage de programmation, 229
- unaire
- fonction, 4
- unicode, 33
- unité
- arithmétique et logique, 121
 - d'exécution, 203
 - d'interfaçage de bus, 203
- unité
- arithmétique, 9

UNIVAC (*UNIVersal Automatic Computer*), 163

variable

 binaire, 46

 booléenne, 46

 logique, 46

VON NEUMANN, John (1903–1957), 10, 15

wafer, 88

WANTZEL, Pierre-Laurent (1814–1848), 18

Whirlwind, 107, 163

WIENER, Norbert (1894–1964), 56

WILKES, Maurice (1913–2010), 15, 161

WILLIAMS, Frederic Calland (1911–1977), 107,
 160

WOMERSLEY, John Ronald (1907–1958), 160

word, 219

word ptr (préfixe), 343

WOZNIAK, Stephen Gary (né en 1950), 189

WYNN-WILLIAMS, Charles Eryl (1903–1979),
 110

Z1 (calculateur de ZUSE), 15, 136

Z2 (calculateur de ZUSE), 136, 137

Z4 (calculateur de ZUSE), 137

Z80 (microprocesseur *Zilog*), 205

Zilog, 205

ZUSE, Konrad (1910–1995), 15

 numération binaire, 34